

JEROME GALAN

Plus de détails ici :
<https://aquarust.github.io>

TEST LOGICIEL (QA & SDET)

DEVELOPPEUR EMBARQUE

 Bordeaux (France)
 jerome.galan@gmail.com
 +33 6 76 07 18 05



PROFIL

44 ans.

Passionné depuis mon enfance par les technologies, mon crédo est de développer et d'améliorer mes connaissances chaque jour.

"Une journée sans avoir pris de plaisir est une journée perdue".

Je suis confiant dans ma capacité à m'adapter à toute nouvelle situation.

Travail en équipe

Curieux

Autonome

Communicatif

LANGUES

- Français- Langue maternelle
- Anglais - B2

LOISIRS

- Piano, Guitare, Flute, Harmonica
- Escrime, Sabre laser
- Astronomie
- Découvrir de nouvelles techs

DIPLOMES

Master - Université Paris 11

Electronique &
Traitement du signal

License

Systèmes embarqués &
Radio communications

COMPETENCES

- Spécialiste logiciel embarqués temps réel & critiques
- Spécialiste test logiciel (CI/CD - Automatisation)
- Languages (C/C++ - Asm - Bash - Python + en apprentissage: RUST)
- MCU (TI - ST - Microchip - Atmel - Arduino - DSP)

EXPERIENCES

Luos - SDET/QA DEPUIS 2021

Responsable du process QA et de la stratégie de test bout en bout.

- **Automatisation CI/CD** avec **Github Actions** : compilation, tests unitaires et automatique sur la plateforme de test QA.
- Garant du process qualité, des livraisons logicielles, du *changelog*. Assiste les développeurs pour les tests unitaires.
- Développement complet de la **plateforme de test multi MCUs** (STM32, Arduinos ...). Scenarii de tests pour flasher les MCUs , auto générer le réseau. Dockerisation avec Nginx. **API REST** pour accéder au hardware.

Thales - Soft & SDET/QA 2010 - 2020

- Mise en place du **CI** d'un système complet de communication naval: test de l'**API REST** avec Selenium, Robot Framework, **bash** & python. Tests **BDD**. Auto generation de la documentation et des résultats.
- **QA** pour un système de communication satellite : tests (fonctionnel, performance, endurance). Développement des **outils d'automatisation**. Scripts **Python** et groovy sous **Jenkins**. Tests & Intégration du hardware dans un Rafale avec l'équipe système.
- Développement d'un protocole de communication OFDM en C/C++sur **RTOS** (ucOS II). Validation en environnement réel.
- Développement des drivers C/C++ & **Assembleur**. Tests unitaires sur **DSP C6x** pour un satellite. Responsable du protocole de communication entre DSP / FPGA & GPP.
- **Responsable d'équipe** : Logiciel vocodeur d'un produit HF, Test and développement (C/C++/Pyhon) sur DSP C54.
- Développement : Satellite de communication en C sur DSP C54. **Test & intégration** du système avec un FPGA.

Alyotech - Soft & Electronique 2006 - 2010

- **Conception** de cartes **électroniques** analogiques et numériques.
- Automatic open/close doors system for Paris Metro: high critical security **Firmware** on a TI **MCU** in C and design of the **analogic** system.
- Conception **FPGA en VHDL** d'une carte multibus (PCI, serials, USB, CAN, Ethernet ...). Design de la carte avec Orcad.
- Assistance chirurgicale : **soft temps réel** (C & **assembleur**) sur cibles MCU.